

عنوان مقاله : Cell Mode MPLS Operation

گروه مطالعاتی : IP

گروه کاری : MPLS

ارائه دهنده: ابراهیم سالارعبدي

تاریخ ارائه: ۱۹ / ۱۰ / ۸۳

سرپرست گروه کاری: احمد آقامیرزائی

اصلاح کننده: ابراهیم سالارعبدي

تاریخ اصلاح: ۳۰ / ۱ / ۸۴

مرجع: فصل سوم کتاب MPLS and VPN Architecture

۱. مقدمه ای درباره ATM

- ساختار شبکه ATM
- آدرس عناصر شبکه
- پروتکل روتینگ در ATM

۲. مقدمه ای درباره MPLS Over IP

۳. MPLS Over ATM

- مقدمه
- تعاریف
- اجرای پروتکل MPLS در یک سوئیچ ATM
- برقراری ارتباطات کنترلی
- ارسال پکتها در امتداد شبکه ATM-LSR
- چگونگی انتخاب و توزیع لیبل در شبکه ATM-LSR
- VC Merge
- Convergence Across an ATM-LSR Domain

ساختار شبکه ATM

اولین شبکه های دیجیتال از تکنیک TDM برای انتقال داده ها استفاده می کردند، در این شبکه ها ، به محض درخواست انتقال داده توسط کاربر ، یک کانال دائمی (بازه زمانی - Time Slot) از مبدا تا مقصد رزرو می گردد سپس جریان داده ها بدون هیچگونه بسته بندی منتقل می گردد و تا پایان درخواست قطع ارتباط ، این کانال باقی می ماند. اما همانطور که می دانید میزان اتلاف منابع در این شبکه ها بسیار بالا می باشد و نمونه بارز آن را در شبکه های تلفن معمولی می توان ملاحظه نمود.

اما شبکه ATM به منظور استفاده بهینه تر از منابع ، جریان داده ها را به بسته هایی ثابت به نام سلول تقسیم می کند. هر سلول ATM شامل ۵۳ بایت است که ۵ بایت اول اطلاعات کنترلی (Header) و ۴۸ بایت بعدی داده می باشد. کوچک بودن و ثابت بودن اندازه سلول این مزیت را دارد که مدت زمان زیادی برای ذخیره کردن و ارسال آن نیاز نیست و بنابراین تاخیر زیادی ایجاد نخواهد شد. سرعت بالای سوئیچینگ از مزایای مهم شبکه ATM می باشد، اما ، شکستن داده ها (به عنوان نمونه یک تصویر) به سلولهای کوچک باعث ایجاد مقدار زیادی هدر می شود ، که این از معایب ATM به شمار می آید. در قسمت هدر سلول ATM فیلدی به نام VCI(VPI/VCI) وجود دارد که شماره کانال مجازی رزرو شده را نشان می دهد. در هر قسمت از مسیر این شماره کانال مجازی می تواند تغییر یابد . سلولها بر اساس این شماره ، مسیر تا مقصد را طی می نمایند.. سوئیچهای ATM نیز بر اساس این فیلد فرایند تصمیم گیری را انجام می دهند.

VPI = Virtual Path Identifier

VCI= Virtual Channel Identifier

سلولهای ATM به دو دسته تقسیم می شوند:

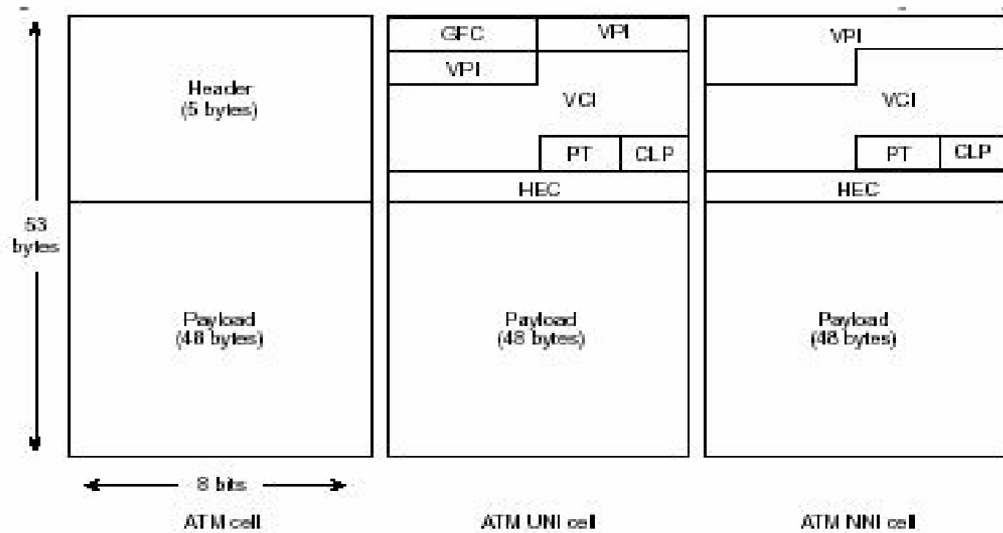
۱- سلولهایی که اطلاعات کنترلی را حمل می کنند

NNI= Network – Network Interface

۲- سلولهایی که شامل داده ها می باشند

UNI = User – Network Interface

بیتی در هدر سلول به نام PT(Pay Load Type) وجود دارد که این دو نوع را مشخص می کند.



آدرس عناصر شبکه

آدرس عناصر در شبکه ATM یک عدد ۲۰ بایتی می باشد . این آدرس به دلیل شباهتش به آدرس NSAP در مدل OSI به آدرس معروف شده است ، اما بهتر است ATM Private Network Address نامیده شود. هنگامی که عنصری انتهایی به شبکه اضافه می گردد، آدرس MAC خود را به سوئیچ می فرستد و آدرس کامل خود را دریافت می نماید و آدرس آن نیز در کل شبکه ثبت (Register) می شود و جداول مسیریابی سوئیچها نیز Update می شوند. آدرس NSAP مشابه آدرس IP در شبکه IP می باشد، اما باید توجه داشت که برخلاف پکتهای IP ، که حاوی آدرس IP مقصد می باشند، سلولهای ATM حاوی آدرس NSAP مقصد نمی باشند ، بلکه حاوی شماره کانال مجازی رزرو شده بعدی می باشند ، همین امر موجب نوعی لیبل گذاری بر روی پکتهای ATM شده است. این آدرس شامل سه جزء اصلی می باشد:

AFI: Authority and Format identifier

IDI: Initial domain Identifier

DSP: Domain Specific Part

بر حسب مقادیر AFI و IDI سه نوع فرمت آدرس وجود دارد:

- NSAP Encoded E.164 format

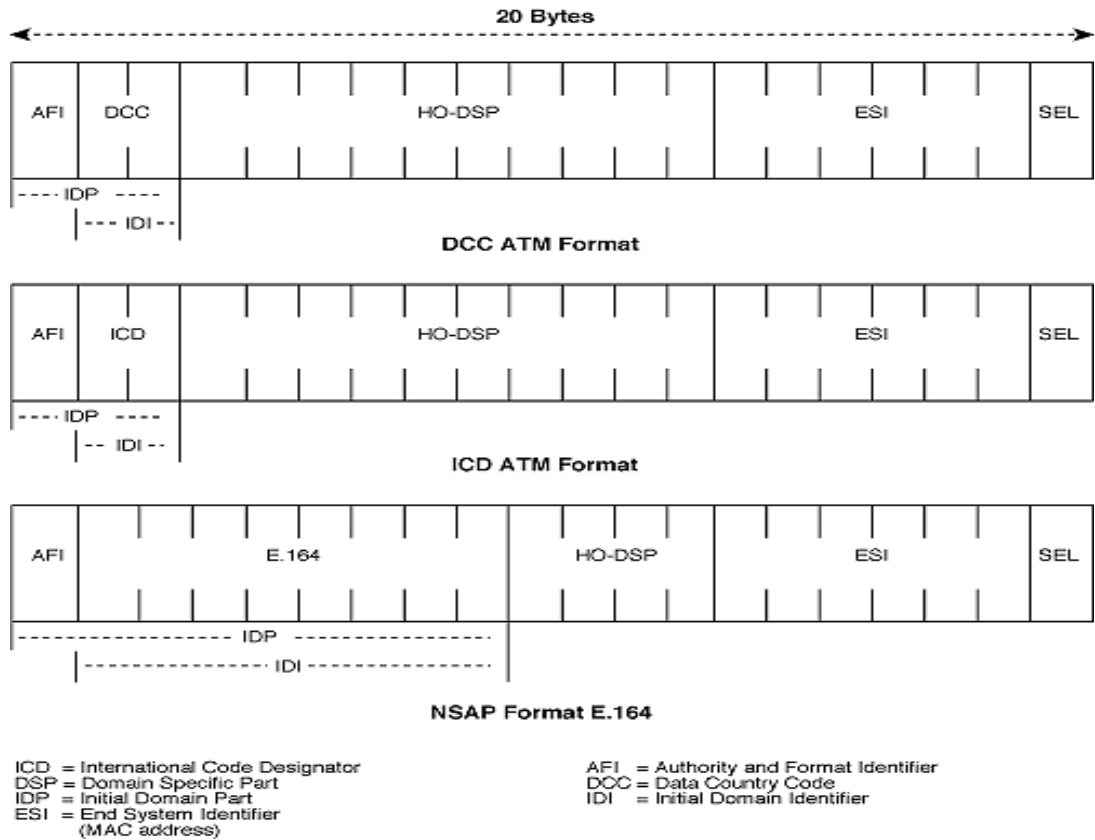
در این حالت IDI نشان دهنده فرمت E.164 می باشد.

- DCC Format

در این حالت IDI نشان دهنده کد کشوری می باشد و بقیه آدرس توسط کمیته ملی هر کشور مشخص می شود.

- ICD Format

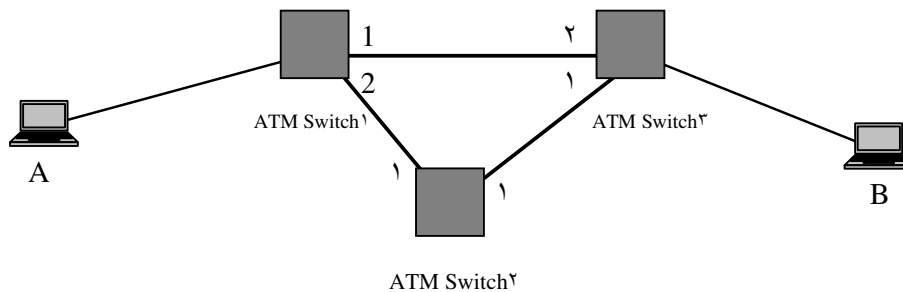
در این حالت IDI نشان دهنده طراح کد بین المللی است و بقیه آدرس نیز توسط سازمانهای بین المللی مشخص می شود.



پروتکل روتینگ در ATM

یک سوئیچ ATM برای انتقال داده ، از تکنیک اتصال گرا (Connection Oriented) استفاده می نماید، بدین ترتیب که ابتدا یک کانال مجازی (Virtual Circuit) برای انتقال داده برقرار و سپس داده ها (سلولها) منتقل می شوند و پس از پایان انتقال ، کانال رزرو شده آزاد می

شود. همانطور که می دانید این دقیقا بر خلاف شبکه IP می باشد. شبکه IP از تکنیک Connection Less استفاده می کند. یک سوئیچ IP برای انتقال داده ها (پکتها) ، به محض دریافت بسته داده ، فرایند تصمیم گیری را انجام داده و آن را به سمت مقصد می فرستد. پروتکل روتینگ در شبکه ATM ، Private NNI (P-NNI) می باشد. مثال زیر روتینگ و انتقال داده بین دو نقطه A , B را نشان می دهد:



۱- یک پیام Setup توسط سیستم A به سوئیچ ۱ ارسال می شود. این پیام شامل آدرس B (آدرس مقصد) می باشد. پیامهای Setup یا ATM Signaling ها بصورت پیش فرض در هر لینک بر روی مسیر ۰ و کانال مجازی ۵ ارسال می شوند، یعنی آنکه ، در سلولهای حاوی پیامهای کنترلی ، VPI=0 و VCI=5 می باشد.

۲- سوئیچ ۱ بر اساس پروتکل روتینگ PNNI و فاکتورهای ترافیک و QOS ایترفیس خروجی را پیدا نموده و جدول Forwarding خود را Update می نماید:

Input Interface	VPI/VCI In	VPI/VCI Out	Output Interface
-	-	۱/۷	۲

۳- سوئیچ 2 نیز بر اساس پروتکل روتینگ PNNI و فاکتورهای ترافیک و QOS ایترفیس خروجی را پیدا نموده و جدول Forwarding خود را Update می نماید:

Input Interface	VPI/VCI In	VPI/VCI Out	Output Interface

۱	۱/۲	۳/۲	۱

۴- سوئیچ ۲ نیز بر اساس پروتکل روتینگ PNNI ، کانال مجازی اختصاص داده شده ،
را برای سیستم B رزرو می نماید:

Input Interface	VPI/VCI In	VPI/VCI Out	Output Interface
۱	۱/۲	-	-

بدین ترتیب کانال های مجازی برای انتقال داده رزرو می شود و سپس داده ها می توانند از مسیر رزرو شده منتقل شوند. هر سوئیچ ، سلول داده ای را که دریافت نماید ، اینترفیس ورودی و مقدار VPI/VCI در سلول ورودی را با جدول Forwarding خود مقایسه نموده و بر اساس آن اینترفیس خروجی را پیدا نموده و نیز مقدار VPI/VCI خروجی را در هدر سلول تغییر می دهد. این مسیر تا پایان درخواست قطع ارتباط باقی می ماند. همانطور که ملاحظه می شود کارکرد ATM بسیار شبیه MPLS می باشد ، فقط مشکل در نحوه لیبل گذاری است که می بایست از آدرس NSAP به Label تغییر یابد.

نکته

به طور کلی در شبکه ATM دو نوع ارتباط وجود دارد:

PVC : Permanent Virtual Connection

ارتباط دائمی (مسیر دائمی ، شبیه شبکه TDM) که توسط مدیر شبکه ایجاد می شود و همیشه باقی می ماند.

SVC: Switched Virtual Connection

ارتباط موقت (مسیرمجازی) که توسط پروتکل روتینگ سوئیچها مشخص می شود و پس از قطع ارتباط نیز حذف می شود.

MPLS Over ATM

مقدمه

قبلا چگونگی اجرای MPLS را بین سوئیچهای لایه سوم با اینترفیسهای frame-mode دیدیم. اما وقتی که بخواهیم، معماری MPLS را در قالب تکنولوژی ATM محدود کنیم باید یک نکته را در نظر داشته باشیم:

هیچ مکانیسمی برای رد و بدل شدن بسته های IP بین دو نود MPLS بر روی اینترفیسهای ATM وجود ندارد. بلکه همه تبادل داده‌ها، بایستی بر روی مدار مجازی ATM (ATM Virtual Circuit) انجام شود. همچنین در سوئیچ ATM، عمل جستجو نیز بر روی VC (Virtual Circuit) ها انجام می شود. اینترفیس ورودی و مقدار VPI/VCI در سلول (Cell) ورودی، برای پیدا کردن اینترفیس خروجی و نیز مقدار VPI/VCI خروجی استفاده می‌شود.

طرح و معماری تکنولوژی MPLS، مشکلاتی را به منظور توسعه MPLS روی بستر ATM فراهم می‌آورد که درباره آنها در این بخش بحث خواهد شد:

۱- بسته‌های کنترلی IP (Control Plane) مستقیماً نمی‌توانند تبادل شوند. یک مدار مجازی کنترل بایستی بر روی نود ATM برقرار شود تا بسته های کنترلی IP، بتوانند برقرار شوند.

۲- سوئیچهای ATM، عمل جستجوی Label را نمی‌توانند انجام دهند. Label بایستی به مقادیر VPI/VCI ترجمه شود.

تعاریف

به منظور توسعه ATM با تکنولوژی MPLS، چند اصطلاح بایستی تعریف شود:

1- Label switching Controlled ATM interface (LC – ATM)

یک اینترفیس روی یک روتر یا یک سوئیچ ATM، بطوریکه در آن مقدار VPI/VCI، بوسیله پروتکل‌های کنترلی MPLS تعریف می‌شود.

2- ATM-LSR

یک سوئیچ ATM که پروتکل MPLS را اجرا و عمل تبادل داده ها را بین اینترفیسهای LC-ATM با پروتکل MPLS و با استفاده تکنولوژی سلول سوئیچینگ ATM انجام میدهد.

3- Frame-based LSR

یک روتر یا یک وسیله frame-based. این وسیله می‌تواند اینترفیس LC-ATM داشته باشد اما نحوه عمل این اینترفیسها هم Frame based است.

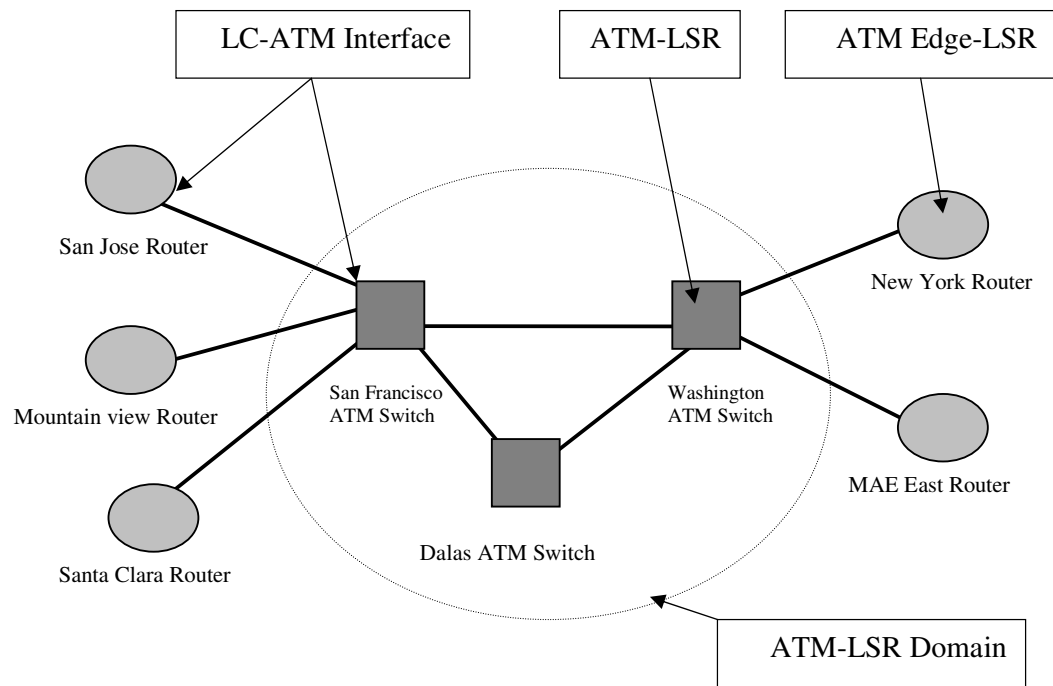
4- ATM-LSR domain

مجموعه ای از سوئیچهای ATM-LSR که بوسیله اینترفیسهای LC-ATM بهم متصل شده اند.

5- ATM Edge-LSR

یک وسیله Frame-based LSR با حداقل یک اینترفیس LC-ATM.

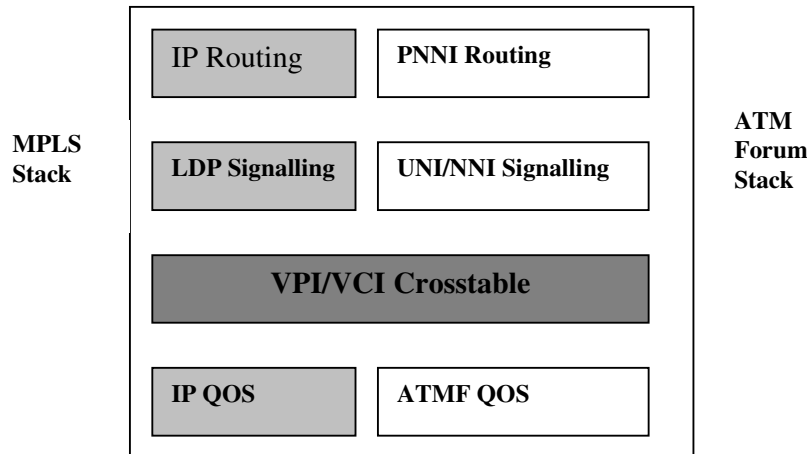
شکل ۱ به عنوان شبکه نمونه استفاده خواهد شد.



شکل ۱

اجرای پروتکل MPLS در یک سوئیچ ATM

با توسعه MPLS روی ATM-LSR، پردازشگر مرکزی یک سوئیچ ATM، بایستی سیگنالینگ MPLS و پروتکل‌های تعریف VC را علاوه بر پروتکل‌های سیگنالینگ ATM (همانند UNI و PNNI)، پشتیبانی نماید. دو مجموعه از پروتکل‌ها، به صورت شفاف و روشن، Side by Side اجرا می شوند. همانطور که در شکل ۲ نشان داده شده است. (این حالت بعضی وقتها، روش Ship-in-the-night نامیده می شود).



شکل ۲

در بعضی سوئیچهای ATM نیازی نیست تغییری در ساختار پردازشگر کنترلی سوئیچ ایجاد گردد. این سوئیچها شامل Catalyst8510 ، Catalyst8540 ، LighStream1010 می باشد. سوئیچهای دیگر ، نمی توانند مستقیما ، با نرم افزارهای جدیدی که پروتکل MPLS را پشتیبانی می کنند، Update شوند. در این حالت یک مدار کنترلی خارجی بایستی به سوئیچ اضافه گردد. ارتباط بین مدار کنترل جدید و سوئیچ ، براحتی تعریف یک VC می باشد و سایر پردازشهای MPLS درون مدار کنترلی انجام می گیرد.

مدار کنترلی خارجی برای سوئیچهای ATM خا نواده BPX ، مدار LSC (Label Switch Controller) می باشد. LSC از طریق یک اینترفیس ATM استاندارد به BPX اضافه می شود. پروتکل VSI (Virtual Switch Interface) که بین سوئیچ ATM و LSC اجرا میشود، عملیات حذف و اضافه کردن VC را پشتیبانی می کند. سایر عملیات لایه بالاتر MPLS توسط مدار کنترلی خارجی انجام می شود.

برقراری ارتباطات کنترلی

MPLS نیازمند تبادل یکسری بسته های کنترلی بین نودهای همسایه می باشد. این ارتباط بایستی به صورت ارتباط IP خالص برای تبادل نسبت دهی های Label ها باشد. در حالت Frame mode این به آسانی انجام می شود زیرا روترها می توانند به همان راحتی که بسته های IP را رد و بدل نمایند بسته های لیبیل خورده را نیز بین سوئیچها ، روی هر اینترفیس Frame mode رد و بدل نمایند.

به دو روش می توان این ارتباط IP را روی ATM-LSR ها برقرار نمود:

- از طریق يك ارتباط Out of band همانند اترنت بین سوئیچها
- از طریق مدار مجازی مدیریتی (in band) ، شبیه روشی که پروتکلهاي ATM (UNI یا ILMI) با هم ارتباط برقرار می نمایند.

در حاضر استاندارد IETF ، فقط روش دوم را توصیه کرده است. در این روش اطلاعات کنترلی دیگری نیز می توانند، رد و بدل شوند؛ همانند ترافیک پروتکلهاي IP routing. مدار مجازی (VC) کنترلی MPLS که به صورت پیش فرض بر روی شماره 0/32 تعریف شده

است. و بایستی نیز بسته بندی LLC/SNAP برای بسته های IP استفاده شود. (همانطوریکه در RFC 1483 گفته شده است)

برقراری این ارتباط، به آسانی تعریف MPLS بر روی اینترفیس ATM یک روتر، یا یک سوئیچ ATM می باشد.

توجه داشته باشید که این فرمانها بر روی سوئیچهای IOS-based کمپانی Cisco همانند Catalyst 8540، Catalyst 8510، Light stream 1010، قابل اجرا است و بر روی سوئیچهای سری BPX قابل اجرا نمی باشد.

مثال (۱) تعریف اینترفیس LC-ATM روی یک روتر

```
# Conf terminal
#interface atm 0/0/0.1 tag-switching
# ip unnumbered loop back 0
# tag- switching ip
```

مثال (۲) تعریف اینترفیس LC-ATM بر روی یک سوئیچ ATM از نوع IOS-based

```
# Conf terminal
# interface atm 2/1/3
# ip unnumbered loopback 0
# tag-switching ip
```

قویا توصیه می شود که روی هر LSR یک اینترفیس Loop Back، به منظور داشتن یک TDP/LDP LSR ID پایدار، تعریف شود. Subnet Mask این اینترفیس نیز به منظور کاهش فضای مورد استفاده و پیشگیری از تاثیرهای ناخواسته در هنگام استفاده از پروتکل OSPF بایستی 255.255.255.255 باشد. اینترفیس LC-ATM نیز به اینترفیس Loop Back، Unnumbered می شود. اگر چندین اینترفیس Loop Back روی LSR استفاده شود، TDP/LDP LSR ID بایستی صراحتاً با فرمان tag-switching tdp router id و یا mpls ldp router id تعریف شود.

Label Packet Forwarding Across an ATM-LSR Domain

ارسال پکتها در شبکه ATM-LSR

عملیات ارسال بسته لیبل خورده (Labeled Packet) در امتداد دامنه ATM-LSR به صورت پیش رونده (StraightForward) در سه مرحله مستقل انجام می شود:

۱- ATM-LSR یک بسته لیبل زده یا نزده، دریافت می کند و بر روی این بسته جستجوی FIB یا LFIB انجام میدهد و مقدار خروجی VPI/VCI را پیدا می کند و از طریق آن لیبل خروجی را برای بسته استفاده می کند. سپس بسته به سلولهای ATM تقسیم شده و فرستاده می شود. مقدار VPI/VCI پیدا شده در طی فاز جستجو، در هدر (Header) سلولهای ATM نیز گذاشته می شود. از این لحظه تا موقعیکه بسته لیبل زده شده از دامنه ATM-LSR خارج می شود، جستجوی Label

- بر اساس مقادیر VPI/VCI انجام میشود و نه مقادیر MPLS Label. اساسا لیبل ها مقادیر VPI/VCI هستند. لیبل های MPLS صرفا بخاطر فیلدهای اضافی آن (TTL ، Bottom of Stack و بیت های دیگر) استفاده می شوند.
- ۲- ATM-LSR ها سلولها را بر اساس مقادیر VPI/VCI در هدر سلول ATM سوئیچ می کنند . مکانیزم سوئیچینگ همانند سوئیچینگ سلولهای ATM می باشد و مکانیزم توزیع و انتخاب لیبل MPLS مسئول تخصیص درست VPI/VCI ورودی و خروجی می باشد.
- ۳- ATM Edge LSR سلولهای را به پکتهای لیبل زده شده تبدیل کرده جستجوی لیبل را انجام داده و سپس پکت را به LSR بعدی می فرستد. جستجوی لیبل بر اساس مقادیر VPI/VCI ورودی سلولها می باشد و نه لیبل بالایی پشته (Stack) در هدر لیبل MPLS به این ترتیب ATM-LSR ها در لبه دامنه ATM-LSR فقط مقادیر VPI/VCI را عوض می کنند و نه لیبل داخل سلول ATM را.

نکته

بخاطر اینکه لیبل بالای پشته در ATM-LSR ، استفاده نمی شود قبل از اینکه بسته لیبل خورده به سلولهای ATM تقسیم شود ، مقدار آن بوسیله ATM-LSR صفر می شود.

تفاوت اصلی بین سوئیچینگ لیبل Cell based و Frame based در اینجا آورده شده است:

- ۱- جستجوی لیبل در سوئیچینگ Frame based بر اساس لیبل بالای پشته در هدر لیبل MPLS انجام میشود در حالیکه در حالت Cell based بر اساس مقادیر VPI/VCI در هدر سلول ATM انجام میشود.
- ۲- مکانیزم سوئیچینگ در سوئیچینگ Cell based همانند سوئیچینگ سلولهای ATM و بر اساس مقادیر VPI/VCI می باشد. لیبل MPLS بطور کامل بوسیله ATM-LSR ها در نظر گرفته نمی شود.
- ۳- لیبل بالای پشته در هدر لیبل MPLS بوسیله ATM-LSR لبه ای Egress صفر در نظر گرفته می شود.

Label Allocation and Distribution Across on ATM-LSR Domain

چگونگی انتخاب و توزیع لیبل در شبکه ATM-LSR

در دامنه ATM-LSR انتخاب و توزیع لیبل ها میتواند همانند آنچه که در دنیای Frame based انجام میشود باشد. تعداد ATM VC ها یی که بر روی اینترفیس ATM پشتیبانی می شود بین دستگاهها (Platform) متفاوت می باشد ، اما تقریبا در بالاترین تقریب روی يك وسیله لبه ای (Edge) ، مانند روتر حدود ۴۰۰۰ مدار مجازی (VC) میباشد و با بعضی دستگاههای خاص حدود ۱۰۰۰ مدار مجازی (VC) میباشد. (برای مثال در روترهای سری ۷۰۰۰ با اینترفیس PA-A1).

تعداد خیلی کم VC هایی که بر روی يك اینترفیس ATM پشتیبانی میشود باعث می شود که این مدارها (circuit) ها منبعی دست نیافتنی شوند که شدیداً نیز بایستی کنترل

شوند، بنابراین انتخاب و توزیع لیبیل بر روی یک اینترفیس ATM بایستی کاملاً حفاظت شده باشد.

به منظور اطمینان از می نیمم ماندن تعداد VCهایی که روی یک اینترفیس LC-ATM انتخاب می شود، LSRهای بالایی (UpStream) فرایند انتخاب و توزیع لیبیل را روی اینترفیس LC-ATM تغییر میدهند، به صورتی که LSR بالایی که به لیبیل نیازمند است به منظور ارسال بسته لیبیل خورده به نود بعدی، صراحتاً از LSR پایینی اش (DownStream) درخواست یک لیبیل نماید.

توجه

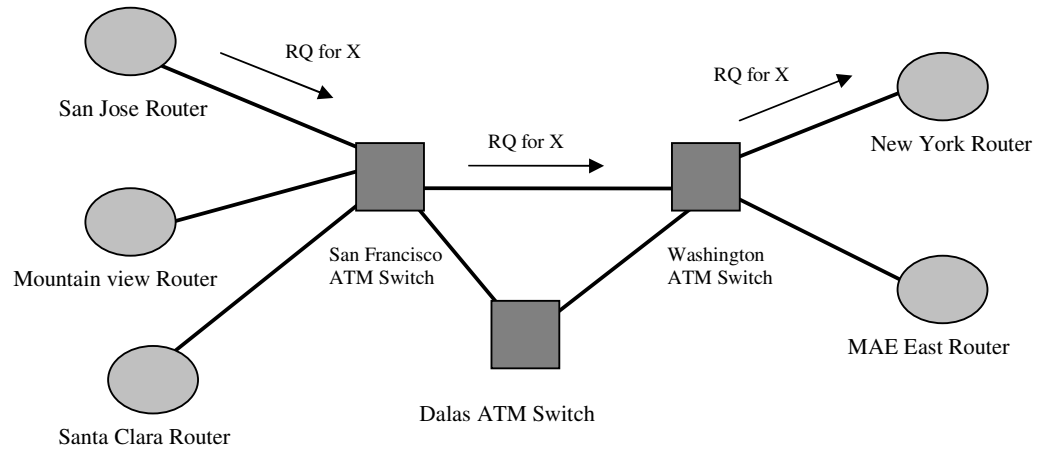
در بیشتر پروتکل‌های (توسعه های) MPLS (شامل Cisco IOS) از LC-ATM، لیبیل‌ها بر اساس محتویات جدول مسیر یابی تقاضا می شوند و نه جریان واقعی داده ها، MPLS استاندارد نیز Control Driven میباشد و Data Driven نمی باشد. این پروتکل‌ها لیبیل را برای رسیدن به نود بعدی تقاضا می نمایند (فرایند انتخاب لیبیل بر اساس مقصد بعدی است و بر اساس جریان واقعی (مقصد نهایی) نمی باشد).

LSR پایینی می تواند به سادگی یک لیبیل را انتخاب و به تقاضای LSR بالایی با یک پیام جواب متناظر پاسخ دهد. در بعضی مراحل انجام این عمل نیازمند آن است که LSR پایینی قابلیت جستجوی (Look up) لایه سوم داشته باشد که در سوئیچ ATM این حالت وجود ندارد. بنابراین سوئیچ ATM نمی تواند به تقاضای لیبیل جواب دهد مگر آنکه یک لیبیل پایینی انتخاب شده وجود داشته باشد.

اگر ATM-LSR برای لیبیل تقاضا شده از LSR بالایی لیبیلی نداشته باشد آن نیز متناظراً یک درخواست لیبیل از همسایه پایینی خودش می کند و بعد از دریافت لیبیل از همسایه پایینی به LSR بالایی پاسخ می دهد.

فرایند انتخاب و توزیع لیبیل در دامنه ATM-LSR مشخصات زیر را دارد:

- انتخاب لیبیل با وسیله هایی با قابلیت جستجوی (Look up) لایه سه بدون توجه به اینکه روتر یک لیبیل از وسیله بعدی دریافت کرده است انجام می شود. انتخاب لیبیل در روترها مستقل از کنترل (Independent Control) نامیده می شود.
 - انتخاب لیبیل در وسیله هایی که قابلیت جستجوی لایه سه ندارند (سوئیچ‌های ATM) فقط در صورتی انجام می شود که یک لیبیل رده پایینی انتخاب شده باشد. بنابراین انتخاب لیبیل در سوئیچ‌های ATM کنترل سلسله مراتبی (Ordered Control) نامیده می شود.
 - روش توزیع در یک اینترفیس LC-ATM رده پایین بر اساس درخواست می باشد. به دلیل اینکه یک LSR، فقط وقتی که مشخصاً یک لیبیل بوسیله LSR بالایی درخواست شود یک لیبیل در امتداد اینترفیس LC-ATM نسبت می دهد.
- به منظور فهم روال‌های انتخاب و توزیع لیبیل در یک دامنه ATM-LSR یک مثال از شبکه سوپر سلول (Super Cell) استفاده خواهد شد. فرایند انتخاب لیبیل برای مقصد فرضی X که از طریق روتر New York قابل دسترسی است در شکل زیر (شکل ۳) توضیح داده شده است.



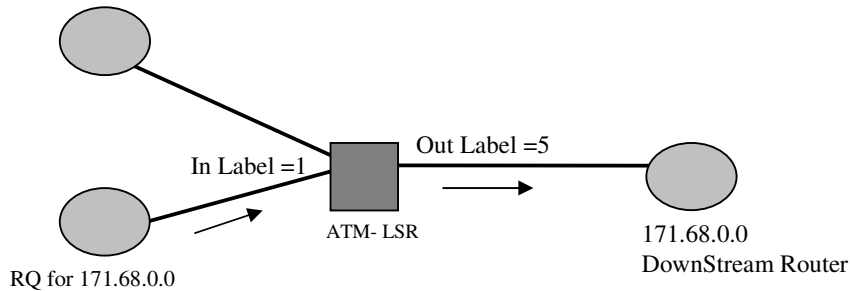
شکل ۳

انتخاب و توزیع لیبل در این شبکه در مراحل زیر انجام می شود:

- روتر San Jose نیازمند یک لیبل برای مقصد X است . جدول مسیریابی اش به او می گوید که این مقصد از طریق اینترفیس LC-ATM قابل دسترسی است. پس برای این مقصد یک لیبل از ATM-LSR پایینی تقاضا می کند.
- سوئیچ ATM-LSR مرکز San Francisco که یک سوئیچ ATM کلاسیک است و در مد کنترلی Ordered کار می نماید لیبل مورد نیازش را از سوئیچ ATM مرکز Washington درخواست می نماید.
- متشابه سوئیچ ATM مرکز Washington یک لیبل از روتر NewYork تقاضا می نماید.
- روتر NewYork در مد کنترلی مستقل عمل می نماید بنابراین می تواند فوراً یک لیبل برای مقصد درخواست شده انتخاب نماید. اگر روتر NewYork یک لیبل رده پایین برای مقصد X داشته باشد ، آن یک نگاشت (Mapping) بین زوج VPI/VCI انتخاب شده و لیبل رده پایین پیدا می نماید.
- بعد از دریافت لیبل انتخاب شده رده پایین ، سوئیچ Washington یک لیبل برای LSR بالایی انتخاب کرده و آن را به سوئیچ San Francisco می فرستد. (با یک بسته جواب TDP/LDP)
- سوئیچ San Francisco عملی مشابه انجام داده ، زوج VPI/VCI دیگری انتخاب کرده و آن را به روتر San Jose می فرستد.
- بعد از دریافت جواب درخواست انتخاب لیبل ، روتر San Jose می تواند زوج VPI/VCI دریافت شده از سوئیچ San Francisco را در FIB و LFIB قرار دهد.

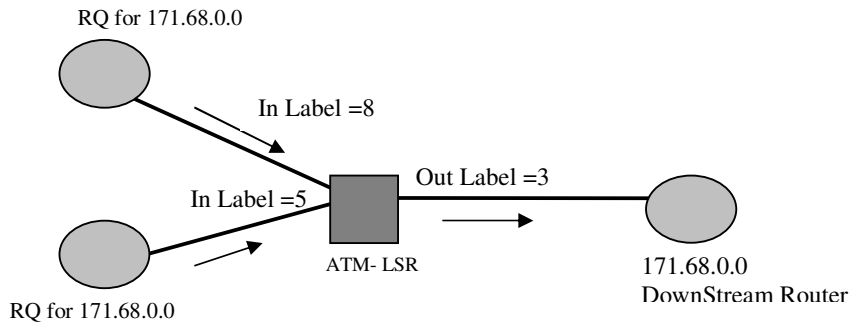
VC Merge

بر اساس قوانین انتخاب و توزیع لیبل که در بخش قبلی تشریح شده ، ممکن است بخواهید یک تکنیک بهینه ای در یک دامنه ATM-LSR داشته باشید. برای مثال اگر یک روتر ATM-LSR یک لیبل برای یک مقصدی از همسایه پایینی اش دریافت کرده باشد، آن ممکن است همان لیبل رده پایین را برای یک تقاضای LSR بالایی هم استفاده کند. برای مثال در شکل ۴ ممکن است لیبلی را که برای روتر سمت راستی و برای مقصد 171.68.0.0/16 استفاده کرده برای روترهای سمت چپ هم استفاده نماید.



شکل ۴

هرچند اگر ATM-LSR بخواهد سعی کند از چنین تکنیک بهینه ای استفاده کند روتر پایینی با یک مشکلی همانند مشکل سلولهای ATM روبرو خواهد شد. این مسئله در شکل ۵ نشان داده شده است.



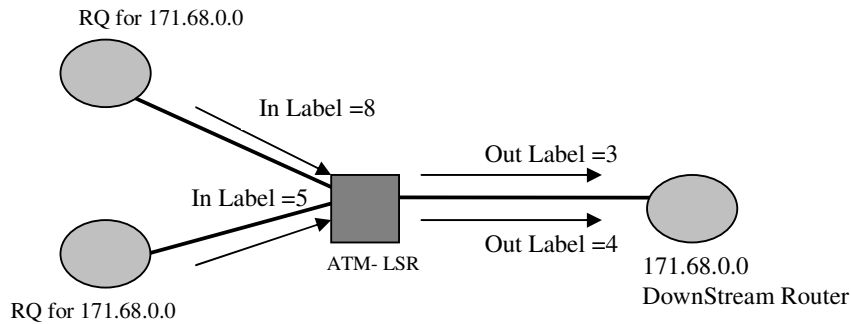
شکل ۵

سوئیچ ATM هیچ درکی از اینکه سلولهای از منابع مختلف ، اگر نگاشت (Map) شوند به یک VC به سمت مقصد ، آنگاه بعدا جدا (Interleaved) نخواهند شد ، ندارد. سوئیچهای LSR لبه ای از نوع Egress بطور واضح نمی توانند مسائل جداسازی سلولها را حل نمایند

، زیرا بسته بندی (Encapsulation) AAL5 که توسط MPLS استفاده می شود هیچ فیلد هدري اضافي براي کمک به این منظور ندارد.

بسته بندی (Encapsulation) AAL5 فرض می کند که سلولهای از فریم های مختلف که بر روی یک VC هستند ادغام نمی شوند.

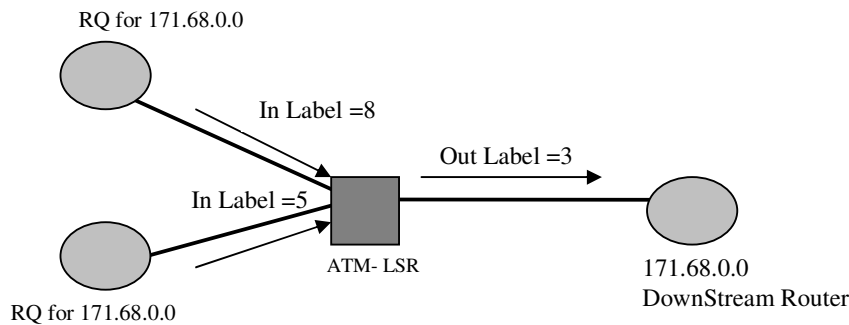
به منظور پیشگیری از مسائل جدا سازی سلولها ATM-LSR بایستی از همسایه پایینی خودش در مورد یک لیبل جدید (هر زمان که یک همسایه بالایی تقاضای یک لیبل برای هر مقصدی نماید) بپرسد حتی اگر یک لیبل قبلا برای همان مقصد داشته باشد. این فرایند و جریان متناظر سلولها در شکل ۶ تشریح شده است:



شکل ۶

اما با انجام تغییرات کوچک سخت افزاری روی بعضی سوئیچهای ATM می توان اطمینان داشت که جریان سلولها در روی یک VC خروجی هرگز به مسائل و مشکلات جداسازی نخواهد رسید. این سوئیچها، سلولهای ATM ورودی را بافر می نمایند تا موقعیکه، سلولی را که در آن بیت انتهای سلولها در هدر آن مشخص شده دریافت نمایند، سپس سلولهای بافر شده را به سمت VC خروجی ارسال می نمایند. این عملیات سوئیچ ATM را همانند یک وسیله ارسال Frame based می نماید ، ضمن اینکه بافرکردن اضافی ، تاخیر سوئیچ را زیاد می نماید.

ارسال پشت سرهم (Serialization) سلولهای ورودی به یک VC خروجی ، ادغام (Merge) VC نامیده می شود و این به ATM-LSR اجازه می دهد که برای چندین لیبل ورودی از چندین LSR بالایی فقط یک لیبل خروجی به اشتراک گذاشته شود (شکل ۷ را نگاه کنید).



شکل ۷

عمل ادغام VCها تعداد لیبل های انتخاب شده در کل دامنه ATM-LSR را کاهش می دهد. برای مثال در نظر بگیرید که یک شبکه IP با تعداد ۱۰۰ روتر لبه ای ، با استفاده از یک شبکه ATM به هم متصل شده اند ، همچنین فرض کنید که هر روتر لبه ای فقط با ۱۰ زیر شبکه (SubNet) با شبکه ATM در تماس است (به بیان دیگر روتر فقط برای ۱۰ مقصد سوئیچهای LSR لبه ای را به خدمت می گیرد) .

در طرح توسعه MPLS این شبکه ATM ، هر روتر بایستی ۱۰ لیبل انتخاب کرده و در مجموع ۱۰۰۰ VC بایستی برای بسته های لیبل خورده از همسایه های بالایی پشتیبانی شود. ولی اگر شبکه ATM عملیات ادغام VC را بتواند پشتیبانی نماید روترهای لبه ای Egress فقط ۱۰ لیبل انتخاب می نمایند به دلیل اینکه سوئیچ ATM می تواند لیبل ها را مجدداً برای روترهای بالایی استفاده نماید.

Convergence Accross an ATM-LSR Domain

قبلاً دیدید که بکارگیری MPLS در یک شبکه فقط روتر ، زمان کلی تبادل پیامهای بین روترها (Convergence) بعد از یک قطعی در شبکه را افزایش نمی دهد (زمان تبادل پیامها زمان برقراری یک لینک را افزایش می دهد). از طرف دیگر تبادل پیامها در شبکه های ATM وقتی که MPLS بکار گرفته می شود می تواند تغییر قابل توجهی نماید.

در یک شبکه ATM زمان تبادل پیامهای داخلی شامل موارد زیر است:

۱- یک روتر لبه ای می خواهد که یک مشکل در روتر همسایه را از طریق سیگنالینگ ATM ، سلولهای عملیات و نگهداری ATM و یا Timeoutهای پروتکل مسیریابی بشناسد.

۲- روتر لبه ای که مشکل روتر همسایه را شناخته است ، فوراً شروع به ارسال تغییرات توپولوژی شبکه ، به روترهای دیگر می نماید.

۳- در پروتکلهای Link State همه روترها می خواهند که معمولاً ، بعد از یک زمان سکوت توپولوژی جدید شبکه را محاسبه نمایند.

وقتي كه يك شبكه ATM با MPLS ادغام ميشود زمان تبادلهاي داخلي شبكه شامل موارد زير است:

۱- يك LSR بايد يك مشكل را در LSR همسايه بشناسد. اين فرايند معمولا خيلي سريع است زيرا LSR همسايه با لينك هاي نقطه به نقطه متصل است و لايه فيزيكي مشكل در خط را خيلي سريع نشان مي دهد.

۲- LSR بايد تغييرات در توپولوژي شبكه را به ديگر LSRها گزارش دهد. اين فرايند زمان بيشتري در شبكه MPLS بخاطر تعداد مسيريابي هايي كه وسيله هاي بين ليه هاي شبكه ATM مي افزايند، طول مي كشد. همه سوئيچهاي ATM كه به صورت Transparent جريان IP در شبكه ATM معمولي هستند، اكنون به صورت روترهاي IP عمل مي نمايند. همه LSRها، شامل سوئيچهاي ATM نيز، بايستي توپولوژي جديد شبكه را محاسبه و جداول مسيريابي اشان را تغيير دهند.

۳- اگر نود بعدي براي يك مقصد تغيير يافته باشد يك LSR ليه اي ATM بايستي ليبل جديد براي اين مقصد تقاضا نمايد ساير ATM-LSR بايستي اين تقاضاي ليبل ها را به كل دامنه ATM-LSR، گزارش دهند، بيشتتر آنكه، اگر ادغام VC استفاده نشود هر تقاضا بايستي به همه شبكه به همه LSRهاي ليه اي Egress گزارش شود. اين مرحله قدمي اضافي است كه در شبكه هاي ATM معمولي نيازي نبود.

موقع مقايسه زمان تبادل پيامها ي يك شبكه زيرساخت IP با تكنولوژي ATM با يك شبكه زيرساخت IP-ATM با تكنولوژي MPLS مي توانيد ببينيد كه زمان تبادلها، در شبكه با تكنولوژي MPLS افزايش مي يابد و اين بخاطر مراحل اضافي است كه در بالا به آن اشاره شد. بنابراین هنگام طراحی يك شبكه با تكنولوژي MPLS بايستي به پارامتر افزايش زمان تبادلها (Convergence) توجه نمود.

خلاصه

در اين فصل ما درباره مشخصات اجراي MPLS در شبكه ATM بحث كرديم. معماری MPLS اجازه مي دهد كه MPLS در يك شبكه ATM بدون تغيير سخت افزار سوئيچهاي ATM بكار گرفته شود.

نکته

يك تغيير سخت افزاری معمولا براي پشتيباني ادغام VCها در سوئيچها نياز است به دليل اينكه سوئيچهاي معمولي عملكرد معادلي براي آن ندارند. سوئيچهاي ATM نيز نيازمند يكسري نرم افزارهاي كنترلي جديد اند كه بتواند سيگنالينگ MPLS را پشتيباني نمايد. بعضي سوئيچها نمي توانند اين تقاضاي اضافي را انجام دهند كه نتيجتا به يك مدار كنترلي خارجي نياز است كه بتواند MPLS را براي چنين سوئيچهايي توسعه دهد (Label Switch Controller).

به منظور پشتيباني محيط MPLS روالهاي انتخاب ليبل و پروتكلهاي MPLS كاملا تغيير يافته اند:

۱- به منظور پشتيباني زير ساخت ATM موجود در حالت Cell Mode، سوئيچينگ ليبل بر اساس مقادير VPI/VCI در هدر سلولهاي ATM انجام مي شود. بنابراین ليبل MPLS بالاي پشته در هدر سلول ATM كد مي شود.

۲- با وجود اينكه ليبل بالاي پشته به هدر سلول ATM تغيير مي يابد، اما پشته MPLS به صورت بسته اي مي ماند زيرا آن به ساير فيلدهاي اضافي MPLS نظير بيت

Experimented و TTL نیازمند است. لیبیل در اولین ورودی هدر لیبیل MPLS صفر می شود زیرا آن در شبکه ATM استفاده نمی شود.

۳- توزیع لیبیل در یک شبکه ATM بر اساس روالهای درخواست و به سمت پایین می باشد که به منظور می نیمم شدن استفاده از VCها در اینترفیسهای LC-ATM می باشد.

۴- سوئیچهای ATM معمولی قبل از بتوانند یک لیبیل برای LSRهای بالایی انتخاب کنند و یا در ماتریس سوئیچینگ ATM مقادیر VPI/VCI خروجی را مشخص کنند بایستی مقدار لیبیل را از LSR پایینی تقاضا نمایند. یک لیبیل جدید بایستی از LSR پایینی برای هر درخواست بالایی تقاضا شود. این به منظور پیشگیری از مسائل تداخل سلولها انجام می شود.

۵- سوئیچهای ATM پیشرفته ادغام VCها و بافر کردن سلولها را پشتیبانی می کنند که باعث پیشگیری از مسائل تداخل سلولها می شود. این سوئیچها می توانند یک لیبیل پایین را برای همه همسایه های بالایی استفاده نمایند که باعث صرفه جویی در استفاده VCها در یک اینترفیس LC-ATM می شود.

۶- توزیع لیبیل بر اساس درخواست پایینی ها در شبکه های ATM ، زمان تبادل پیامهای داخلی این شبکه ها را تحت تاثیر قرار می دهد. زمان کلی Convergence معمولا افزایش می یابد که به خاطر این است که لیبیل های جدید بایستی نحن زمان Convergence پروتکل های مسیریابی IP تقاضا و انتخاب شوند.